

Nobuya SUMIYOSHI, et al.
Q77081, REGENERATOR....
Filing Date: August 27, 2003
Alan J. Kasper 202-663- 7903
1 of 1.

日本国特許庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日
Date of Application: 2002年 8月27日

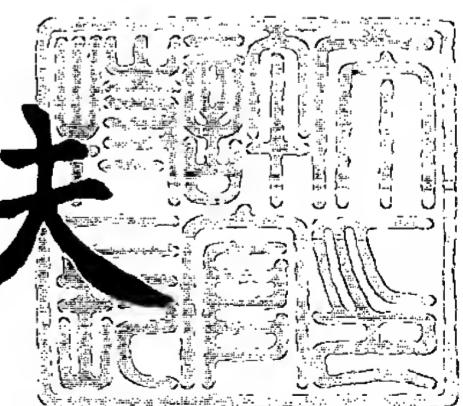
出願番号
Application Number: 特願2002-246224
[ST. 10/C]: [JP2002-246224]

出願人
Applicant(s): ローム株式会社

2003年 8月 4日

特許庁長官
Commissioner,
Japan Patent Office

今井康夫



出証番号 出証特2003-3062093



【書類名】 特許願

【整理番号】 02-00253

【提出日】 平成14年 8月27日

【あて先】 特許庁長官殿

【国際特許分類】 H04L 7/00

【発明の名称】 シリアルデータの再生回路及び再生方法

【請求項の数】 6

【発明者】

【住所又は居所】 京都市右京区西院溝崎町21番地ローム株式会社内

【氏名】 住吉 信哉

【発明者】

【住所又は居所】 京都市右京区西院溝崎町21番地ローム株式会社内

【氏名】 平川 雅也

【特許出願人】

【識別番号】 000116024

【氏名又は名称】 ローム株式会社

【代表者】 佐藤 研一郎

【代理人】

【識別番号】 100110319

【弁理士】

【氏名又は名称】 根本 恵司

【選任した代理人】

【識別番号】 100109977

【弁理士】

【氏名又は名称】 畑川 清泰

【選任した代理人】

【識別番号】 100106806

【弁理士】

【氏名又は名称】 三谷 浩

【手数料の表示】

【予納台帳番号】 066394
【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1
【物件名】 図面 1
【物件名】 要約書 1
【包括委任状番号】 0009874
【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 シリアルデータの再生回路及び再生方法

【特許請求の範囲】

【請求項1】 1システムクロック期間に複数のシリアルデータが伝送される伝送系からデータを受信する手段と、

受信した2システムクロック分のシリアル2進データを記憶する手段と、

伝送に用いられる特定パターン信号と前記記憶された2システムクロック分のシリアル2進データの連続した一部をなすデータ列とを比較する手段と、

伝送に用いられる特定パターン信号と一致する前記データ列を決定する手段を備え、

前記決定手段を用いて決定された前記データ列の2システムクロック分のシリアル2進データにおける位置情報に基づいてデータをサンプリングすることを特徴とするシリアルデータ再生回路。

【請求項2】 1システムクロック期間にシリアルデータが伝送される伝送系からデータを受信する手段と、

受信したシリアル2進データ信号をオーバーサンプリングする手段と、

該一連のオーバーサンプリングされた2進データから複数の一連の2進データ信号を抜き出す手段と、

2システムクロック分の前記抜き出された一連の2進データを記憶する手段と

、
伝送に用いられるスペシャルキャラクタ信号と前記記憶された2システムクロック分の前記抜き出された一連の2進データの連続した一部をなすデータ列とを比較する手段と

特定パターンと一致するデータ列を決定する手段と、

該決定手段により決定された前記データ列の前記2システムクロック分のシリアル2進データにおける位置情報の持続・遷移を計算する手段とを備え、

前記計算の結果に基づいて、前記複数の一連のサンプリングされた2進データ信号のなかから最も安定した一連のサンプリングされた2進データ信号列を選択することを特徴とするシリアルデータ再生回路。

【請求項3】 前記オーバーサンプリング手段がn（nは整数）倍オーバーサンプリング手段であり、

該オーバーサンプリングされた2進データをオーバーサンプリングのタイミングに従いn群のデータに分割する手段と、

前記分割手段により分割されたn群毎に最もスペシャルキャラクタとの一致が持続されるデータ列を有する群を選択する手段と、

該選択手段により選択された群のデータを選択することを特徴とする請求項2記載のシリアルデータの再生回路。

【請求項4】 1システムクロック期間にシリアルデータが伝送される伝送系からデータを受信するステップと、

受信した2システムクロック分のシリアル2進データを記憶するステップと、

伝送に用いられる特定パターン信号と前記記憶された2システムクロック分のシリアル2進データの連続した一部をなすデータ列とを比較するステップと、

特定パターン信号と一致する前記データ列を決定するステップと、

前記決定された前記データ列の2システムクロック分のシリアル2進データにおける位置情報に基づいてデータをサンプリングするステップを有することを特徴とするシリアルデータ再生方法。

【請求項5】 1システムクロック期間にシリアルデータが伝送される伝送系からデータを受信するステップと、

受信したシリアル2進データ信号をオーバーサンプリングするステップと、

該一連のオーバーサンプリングされた2進データから複数の一連の2進データ信号を抜き出すステップと、

2システムクロック分の前記抜き出された一連の2進データを記憶するステップと、

伝送に用いられるスペシャルキャラクタ信号と前記記憶された2システムクロック分の前記抜き出された一連の2進データの連続した一部をなすデータ列とを比較するステップと

特定パターンと一致するデータ列を決定するステップと、

前記決定された前記データ列の前記2システムクロック分のシリアル2進データ

タにおける位置情報の持続・遷移を計算するステップと、

前記計算の結果に基づいて、前記複数の一連のサンプリングされた2進データ信号のなかから最も安定した一連のサンプリングされた2進データ信号列を選択するステップを有することを特徴とするシリアルデータ再生方法。

【請求項6】 前記オーバーサンプリングステップがn倍オーバーサンプリングであり、

該オーバーサンプリングされた2進データをオーバーサンプリングのタイミングに従いn群のデータに分割するステップと、

前記分割ステップにより分割されたn群毎に最もスペシャルキャラクタとの一致が持続されるデータ列を有する群を選択するステップと、

該選択ステップにより選択された群のデータを選択するステップを有することを特徴とする請求項5記載のシリアルデータの再生方法。

【発明の詳細な説明】

【0001】

【発明が属する技術分野】

本発明は、多重チャネルの受信されたシリアル信号のサンプリングにおいてスキー、ジッターを補正するシリアルデータの再生回路及び再生方法に関する。

【0002】

【従来の技術】

液晶モニターはパーソナルコンピュータのディスプレイ用として急速にCRTに代わって使用されている。現在の液晶モニターはインターフェースにVGAコネクタを使用しているが、VGAコネクタで接続されたシステムにおいては、機器内部の処理はデジタル信号で行い、伝送をアナログ信号で行うものである。ビデオ信号は高周波信号であるため、アナログ伝送系では信号が歪み、この歪んだ信号がそのまま液晶モニターに送られると、液晶の表示品質を低下させる。このため、最近デジタル伝送を行うDVI (Digital Visual Interface) が注目されている。

【0003】

図10はビデオカード110と液晶コントローラ120をDVIケーブル130

で接続した図である。ビデオカード110はビデオコントローラ111、TMD
S (Transition Minimized Differential Signaling)送信機 (エンコーダ)
112及びDVIコネクタ113からなり、液晶コントローラ120はDVIコ
ネクタ121、TMD S受信機 (デコーダ) 122及びパネルインターフェース1
23から構成されている。TMD Sはノイズの低減とDCバランスのための映像
信号のデジタル伝送方式で、ビデオカード上の映像信号の出力回路とディスプレ
イ側の入力回路との間の映像信号の伝送方式 (RGB3対のデータ信号と1対の
システムクロック信号を用いる) を規定するものである。DVIコネクタを使用
すると図10の入力から液晶コントローラまでデジタル信号で伝送・処理される
。

【0 0 0 4】

DVIを介してディスプレイ装置に入力されるシリアルデータのストリームをサンプリングする時に、クロックスキューの問題が発生する。クロックスキューは、シリアルデータをサンプリングする時点を決めるのに用いられるクロック信号の位相がシリアル信号の位相とずれている場合に発生する。クロックスキューは例えば、クロック信号を伝送するケーブルがシリアルデータ信号を伝送するケーブルと、材質、ケーブル長さ、密度の点で異なる場合に起こりやすい。

クロックスキューの問題を解決する技術が例えば特許3112688号公報に開示されている。この技術は3倍オーバーサンプリングしたシリアルデータを多数判定により同期とデータの判別を行うものであるが、前記特許発明に係るシリアルデータ回復装置はPLL、多重ビットブロックアセンブリ、チャネル間同期回路等を備えるものであり、複雑な回路構成をとっているため、簡単な構成の回路が望まれていた。また、ジッタ成分の影響を受ける不安定なデータを多数判断の基礎として用いるため、0, 1判定結果の確からしさに問題があるので前記技術ではクロック自身の変動であるジッターの問題は解決できなかった。

[0 0 0 5]

【発明が解決しようとする課題】

DVIは3mから10mと長いケーブル長が想定されており、ケーブルが長く

なると送信側の性能の影響を受けやすくなり、データは、ジッター・スキューチ含むものになる。

このようなジッター及びスキューチは画像信号を表示装置で表示させる時、画像の揺れ及び画面の揺れを引き起こし、見にくさの大きな原因となる。

本発明はこのような課題を解決するためのものであって、その第1の目的は、ジッター及びスキューチを解消させ、補正することである。また、第2の目的はジッター・スキューチ補正を簡単な回路構成で実現することである。

【0006】

【課題を解決するための手段】

請求項1の発明は、1システムクロック期間に複数のシリアルデータが伝送される伝送系からデータを受信する手段と、受信した2システムクロック分のシリアル2進データを記憶する手段と、伝送に用いられる特定パターン信号と前記記憶された2システムクロック分のシリアル2進データの連続した一部をなすデータ列とを比較する手段と、伝送に用いられる特定パターン信号と一致する前記データ列を決定する手段を備え、前記決定手段を用いて決定された前記データ列の2システムクロック分のシリアル2進データにおける位置情報に基づいてデータをサンプリングすることを特徴とするシリアルデータ再生回路である。

請求項2の発明は、1システムクロック期間にシリアルデータが伝送される伝送系からデータを受信する手段と、受信したシリアル2進データ信号をオーバーサンプリングする手段と、該一連のオーバーサンプリングされた2進データから複数の一連の2進データ信号を抜き出す手段と、2システムクロック分の前記抜き出された一連の2進データを記憶する手段と、伝送に用いられるスペシャルキヤラクタ信号と前記記憶された2システムクロック分の前記抜き出された一連の2進データの連続した一部をなすデータ列とを比較する手段と特定パターンと一致するデータ列を決定する手段と、該決定手段により決定された前記データ列の前記2システムクロック分のシリアル2進データにおける位置情報の持続・遷移を計算する手段とを備え、前記計算の結果に基づいて、前記複数の一連のサンプリングされた2進データ信号のなかから最も安定した一連のサンプリングされた2進データ信号列を選択することを特徴とするシリアルデータ再生回路である。

請求項3の発明は、前記オーバーサンプリング手段が n （ n は整数）倍オーバーサンプリング手段であり、該オーバーサンプリングされた2進データをオーバーサンプリングのタイミングに従い n 群のデータに分割する手段と、前記分割手段により分割された n 群毎に最もスペシャルキャラクタとの一致が持続されるデータ列を有する群を選択する手段と、該選択手段により選択された群のデータを選択することを特徴とする請求項2記載のシリアルデータの再生回路である。

請求項4の発明は、1システムクロック期間にシリアルデータが伝送される伝送系からデータを受信するステップと、受信した2システムクロック分のシリアル2進データを記憶するステップと、伝送に用いられる特定パターン信号と前記記憶された2システムクロック分のシリアル2進データの連続した一部をなすデータ列とを比較するステップと、特定パターン信号と一致する前記データ列を決定するステップと、前記決定された前記データ列の2システムクロック分のシリアル2進データにおける位置情報に基づいてデータをサンプリングするステップを有することを特徴とするシリアルデータ再生方法である。

請求項5の発明は、1システムクロック期間にシリアルデータが伝送される伝送系からデータを受信するステップと、受信したシリアル2進データ信号をオーバーサンプリングするステップと、該一連のオーバーサンプリングされた2進データから複数の一連の2進データ信号を抜き出すステップと、2システムクロック分の前記抜き出された一連の2進データを記憶するステップと、伝送に用いられるスペシャルキャラクタ信号と前記記憶された2システムクロック分の前記抜き出された一連の2進データの連続した一部をなすデータ列とを比較するステップと特定パターンと一致するデータ列を決定するステップと、前記決定された前記データ列の前記2システムクロック分のシリアル2進データにおける位置情報の持続・遷移を計算するステップと、前記計算の結果に基づいて、前記複数の一連のサンプリングされた2進データ信号のなかから最も安定した一連のサンプリングされた2進データ信号列を選択するステップを有することを特徴とするシリアルデータ再生方法である。

請求項6の発明は、前記オーバーサンプリングステップが n 倍オーバーサンプリングであり、該オーバーサンプリングされた2進データをオーバーサンプリ

グのタイミングに従い n 群のデータに分割するステップと、前記分割ステップにより分割された n 群毎に最もスペシャルキャラクタとの一致が持続されるデータ列を有する群を選択するステップと、該選択ステップにより選択された群のデータを選択するステップを有することを特徴とする請求項 5 記載のシリアルデータの再生方法である。

【0007】

【発明の実施の形態】

本発明の実施の形態であるシリアルデータの再生回路を適用した DVI 用 I/C の概要を示す図 1 を参照して説明する。

図 1 は、DVI により RGB からなるデータ及びシステムクロックが転送される受信側の処理ブロックを示す。図において、DVI から RGB 信号とシステムクロック信号が供給されると、各々の信号は一旦ラッチに保持される。シリアルデータの再生回路 1 はラッチ回路から供給されたシリアル信号についてジッター及びスキューを補正し同期を取り、次段の TMDS デコーダ回路 2 に供給する。TMDS デコーダ回路 2 は TMDS エンコードされた信号をデコードし、水平、垂直同期信号と共に RGB 信号をパネルインターフェース 3 に供給する。パネルインターフェース 3 は TMDS デコーダ 2 から供給された信号をディスプレーパネル用の信号に変更するためのインターフェースである。

【0008】

本発明は前記再生回路 1 に関する発明で、ジッター、スキューを補正するためには、データ信号中のブランкиング期間中に使用される特定のスペシャルキャラクタを利用し、統計的に処理し、処理の結果得られた安定したデータ列を選択してデータの回復を行うものである。

【0009】

そこでスペシャルキャラクタについて説明する。

図 2 はシリアル信号のタイミングチャートを示す。DVI の規格によれば、システムを駆動するのに使用する最小のクロックである 1 システムクロックに 10 ビットのシリアル信号が転送される。映像表示期間中は RGB データが伝送され、ブランкиング期間中には、次の 4 つのブランкиングを表わす信号として 10 ビ

ットからなるスペシャルキャラクタが伝送される。

即ち、1101010100

0010101011

0101010100

1010101011

本発明はこのスペシャルキャラクタを利用して映像信号再生時のスキー補正、ジッター補正を行うものである。

【0010】

図3は、本発明の実施の形態であるシリアルデータの再生回路の概略構成を示す。シリアルデータ再生回路1は、色信号のRGB毎に設けられており、各シリアルデータ再生システムは3倍のオーバーサンプラー4により3つのデータ群（エッジ1、エッジ2、エッジ3）を生成し、レジスタ5（以下数字nを以ってn、n'及びn''を代表させる）に供給する。システムクロック信号に従って該データはそれぞれ第2のレジスタ6に記憶され、新しく供給される10ビットのデータと共にデータは20ビットデータに拡張され、次段の同期検出・データ整列回路7に供給される。

【0011】

同期検出・データ整列回路7は、供給された20ビットデータとスペシャルキャラクタとのマッチングを行い、前記20ビットデータの内、スペシャルキャラクタとマッチングした10ビットデータをデータ選択回路へ、最適なシフトナンバーを遷移検出回路へそれぞれ出力する。遷移検出回路8はマッチするパターンの遷移回数と持続数を計算する。またエッジ比較・選択回路9はエッジ毎に統計処理を行い、最も安定したエッジを選択し出力する。データ選択回路10は前記エッジ選択出力に基づいて最適の10ビットデータを出力する。

【0012】

図4はオーバーサンプラー4による3倍オーバーサンプリングの動作を示す図である。図4において、1システムクロック当たり受信シリアルデータは10ビットシリアルデータからなり、ビット3からビット4までの10ビットが、3倍オーバーサンプリングによってサンプリングされて、即ちクロック31から33、

21から23、11から13、01から03、91から93、…41から43のオーバーサンプリングクロックに従ってサンプリングされて、30個の2進値S31、S32、S33、S21、S22、S23、S11、S12、S13、S01、S02、S03、S91、S92、S93、…S41、S42、S43のデータが生成される。

【0013】

これらデータを、エッジ1群、エッジ2群、エッジ3群と3つのグループに分ける。

エッジ1群は3倍オーバーサンプリングの最初のサンプリングパルスでサンプリングされたS31、S21、S11、S01、S91、…S41のデータ群であり、エッジ2群は3倍オーバーサンプリングの第2番目のサンプリングパルスでサンプリングされたS32、S22、S12、S92…S42のデータ群であり、エッジ3群は3倍オーバーサンプリングの第3番目のサンプリングパルスでサンプリングされたS33、S23、S13、S93…S43のデータ群である。

【0014】

図5はレジスタ5及び6からなる20ビットのレジスタと20ビットのデータの内の連続した10ビットのデータ列であるシフトナンバーとの関係を示す図である。

これらエッジ群は、それぞれ図5に示されるD0～D9からなるレジスタ5、D10～D19からなるレジスタ6に取込まれ、20ビットに拡張され、さらに10ビットごとのデータ列に整列される。

即ち、D0～D9までのデータ列（これをシフト0という）、D1～D10までのデータ列（これをシフト1という）、D2～D11までのデータ列（これをシフト2という）、D3～D12までのデータ列（これをシフト3という）、…D10～D19までのデータ（これをシフト9という）のデータ列が形成される。

【0015】

図6は同期検出・データ整列回路構成を示す。図中、同期検出・データ整列回

路7は9個のパターンマッチャー70を備えており、前記供給されたシフト0～9のデータ列はそれぞれパターンマッチャー70に供給される。

パターンマッチャー70は前記4つのスペシャルキャラクタを記憶しており、ブランкиング期間に供給されるシフト0～9のデータ列とスペシャルキャラクタを比較し、一致すればそのシフトナンバーにフラグを立てると共に信号1を生成する。不一致の時は信号0を生成し、各パターンマッチャーから出力p0～p9を出力する。

ブランкиング期間中にスペシャルキャラクタを受信し、正しく受信される時はスペシャルキャラクタと一致するパターンが存在する。

この時のスペシャルキャラクタとデータ列の一致位置、つまりスペシャルキャラクタと一致するシフトナンバーが決定される。このシフトナンバーに基づいて映像データを取込めば、スキーが補正された映像データとなる。

例えば、第5番目のパターンがスペシャルキャラクタの1つとマッチすると、シフト5にフラグを上げ、以降の映像表示期間に表示用データとしてシフト5のデータを取込む。

【0016】

以上のようにして映像データはスキー補正される。なお、スペシャルキャラクタと一致するパターンが無い時はそれまでのフラグの状態を維持する。前記出力信号は、次段の遷移検出回路8に供給される。

【0017】

図7は遷移検出回路8の回路ブロックである。図中、遷移検出回路8は、状態カウンタ80及び計算回路81から構成され、状態カウンタ80は状態遷移カウンタ82及び状態維持カウンタ83を備える。

前段のパターンマッチャー70からの出力信号p0～p9がそれぞれ状態カウンタ80に供給されると、状態維持カウンタはマッチするパターンが何回継続されて検知されるかをカウントし、状態遷移カウンタは各シフト毎にマッチするパターンの遷移をカウントする。

これらカウント結果m、nを計算回路Sに供給する。

計算回路81は、各シフト毎にスペシャルキャラクタにマッチした時間的長さ

を計算し、最もマッチする時間が長いと判定されたシフトナンバーを選択する。

【0018】

以上の通り、同期検出・データ整列回路7においてこの中から前記ブランキング期間の特定のパターンであるスペシャルキャラクタを探し一致するパターンを検出し、シフトナンバーを決定する。このようにして、各エッジ毎に、シフトナンバーが選択され、スキーが補正された映像データをサンプリングすることができる。

次に遷移検出回路8において、こうして得られたマッチするパターンが何回継続されて検知されるか、または遷移されるかが計算される。

【0019】

最適のエッジを選択するプロセスは、エッジ比較・選択回路9、データ選択回路10を用いて実現される。

図8は3つのエッジから最適のエッジを選択する処理を示したフローである。始めにステップS90でパターンマッチャーの結果が供給され、スキー補正後の各データエッジがスペシャルキャラクタ（SPC）に適合しているかのチェックを行う。

次にステップS91で、パターンマッチャーが供給されて、各データエッジのシフトナンバーについてフラッグの立つビットが変化するか、維持されるかのチェックを行う。

続いてステップS92において、各エッジ毎に設けられた15ビットのシフトレジスタに、比較対象となるエッジの状態と比較して良否を検討し、良ければシフトレジスタに1を、悪ければシフトレジスタに0を入力する。

ステップS93において、前記3つのシフトレジスタの中で1が多いシフトレジスタに対応するエッジを最適なエッジとする。

ステップS94において選択されたエッジのデータを出力する。

【0020】

一例をあげて説明すると、

ステップS90での結果として、

スキー補正後データエッジ1がスペシャルキャラクタに適合しており、スキー

一補正後データエッジ2がスペシャルキャラクタに適合しており、スキー補正後データエッジ3がスペシャルキャラクタに適合していないとする。この場合、エッジ3は正しくデータをサンプリングしていない。

また、ステップS91での結果として、エッジ1のシフトナンバーについてフラッグの立つビットが変化し、エッジ2のシフトナンバーについてフラッグの立つビットが維持され、エッジ3のシフトナンバーについてフラッグの立つビットが維持されたとする。この場合、エッジ1はスキー、ジッターの影響を受けやすいといえる。

【0021】

次にステップS92において、前記の結果にしたがって、各エッジの比較を行う。図9を用いてこの比較について説明する。

図9は前記3つのシフトレジスタ（101, 102, 103）の推移を示した図である。各上段のシフトレジスタは前段階のシフトレジスタの状態を、各下段のシフトレジスタは前記比較結果を受けて変化したシフトレジスタの状態を示す。

1 シフトレジスタ101について

シフトレジスタ101においては、エッジ1とエッジ2との比較を行う。前記ステップS91でのエッジ1のシフトナンバーでフラグの立つビットが変化しているから、エッジ1から見てエッジ2の方がよいと判断される。前記規則に従ってエッジ1から見てエッジ2の方がよいから、0をシフトレジスタに入れる。

2 シフトレジスタ102について

シフトレジスタ102においては、エッジ2とエッジ3との比較を行う。前記ステップS90で、エッジ3はスキー補正後のデータがスペシャルキャラクタに合致しないから、エッジ2から見てエッジ3よりエッジ2の方がよいと判断される。前記規則に従って、エッジ2の方がエッジ3より良いから1をシフトレジスタに入れる。

【0022】

3 シフトレジスタ103について

シフトレジスタ103は、エッジ3とエッジ1との比較を行う。前記ステップS90でスキー補正後のエッジ3はスペシャルキャラクタに合致しないから、エッジ3から見てエッジ1の方がよいと判断される。前記規則に従ってエッジ3から見てエッジ1のほうが良いから0をシフトレジスタに入れる。

【0023】

ステップS93において、前記3つのシフトレジスタのうち、シフトレジスタ101は0が多く、エッジ1とエッジ2を比較すると、エッジ2が良いと判断でき、シフトレジスタ102では1が多いので、エッジ2とエッジ3を比較すると、エッジ2が良いと判断される。また、シフトレジスタ103は0が多く、エッジ3とエッジ1を比較すると、エッジ1が良いと判断される。そこで、これら判断を総合するとエッジ2が最良のエッジと結論される。

ステップ94において、選択されたエッジ2にしたがってデータが再生される。
。

【0024】

【発明の効果】

特定のパターン信号であるスペシャルキャラクタを用いて、スキー補正を行い、さらにオーバーサンプリングデータの中のエッジについて統計的処理を行い最も安定性の高いエッジを選択して、データをサンプリングするので、最も適正なデータを再生できる。

また、再生回路として、レジスタ、マッチング回路、カウンタ等単純な回路から構成できるので、コスト的にも設計の面からも極めて効果が高い。

【図面の簡単な説明】

【図1】本発明のシリアルデータ再生回路を適用したDVI用ICの回路ブロック図である。

【図2】本発明におけるシリアルデータのタイミングチャートである。

【図3】本発明の実施形態であるシリアルデータの再生回路である。

【図4】オーバーサンプリングの動作を説明する図である。

【図5】レジスタとシフトナンバーの関係を表す図である。

【図6】同期検出・データ整列回路の回路構成を示す図である。

・【図7】遷移検出回路の回路ブロック図である。

【図8】最適なエッジを選択する処理のフロー図である。

【図9】最適なエッジを選択するために用いられるシフトレジスタの動作を示す図である。

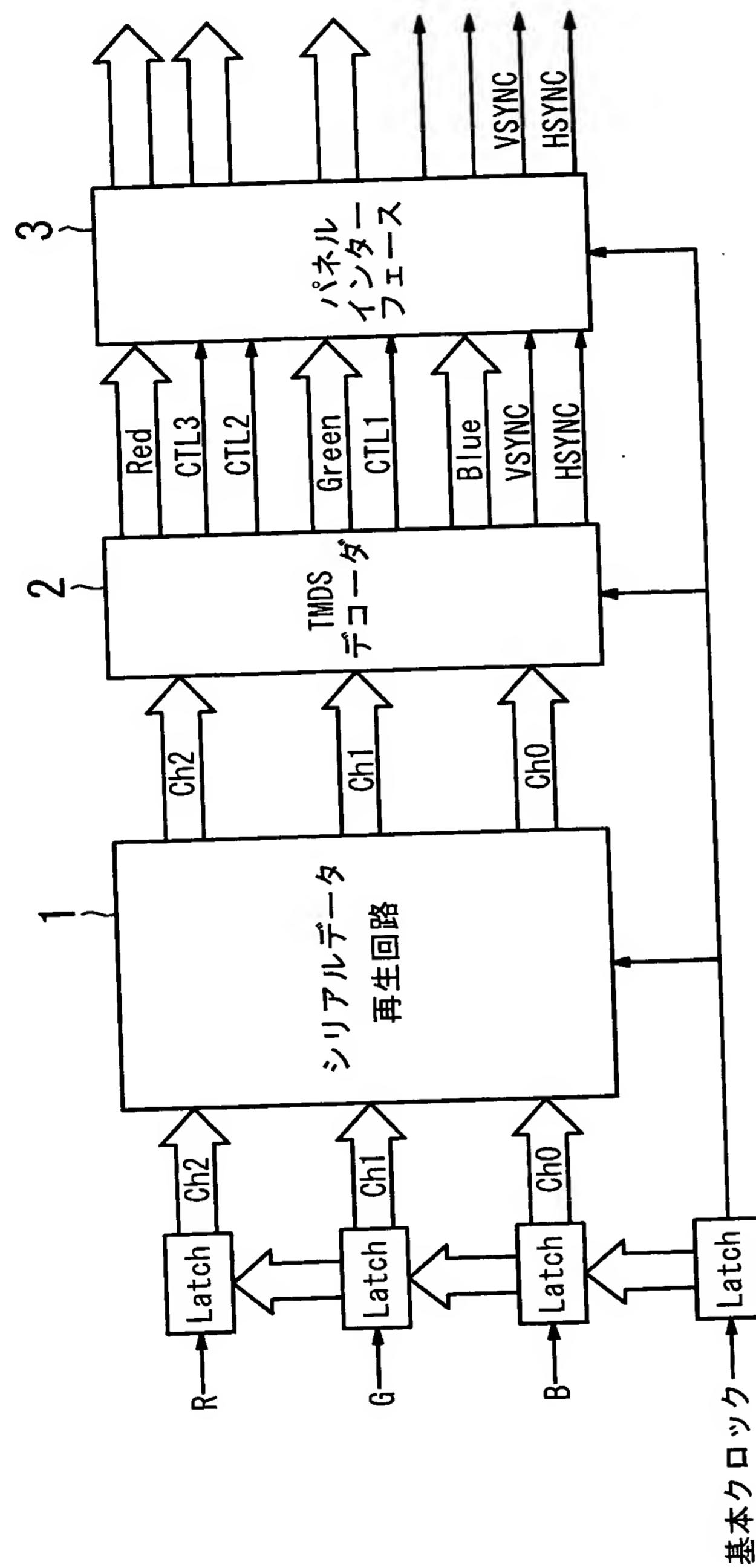
【図10】DVIを用いたビデオカードと液晶コントローラとの接続を示すブロック図である。

【符号の説明】

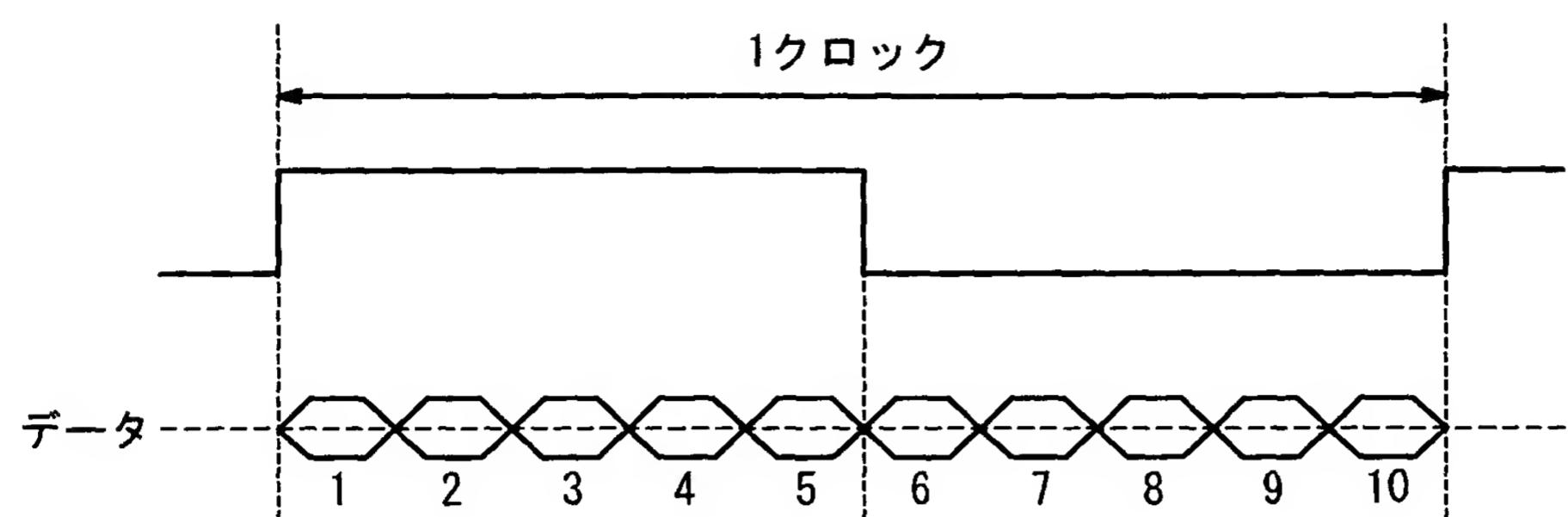
1…シリアルデータの再生回路、2…TNTSデコーダ、4…オーバーサンプラー、5, 6…レジスタ、7…同期検出・データ整列回路、8…遷移検出回路。

【書類名】： 図面

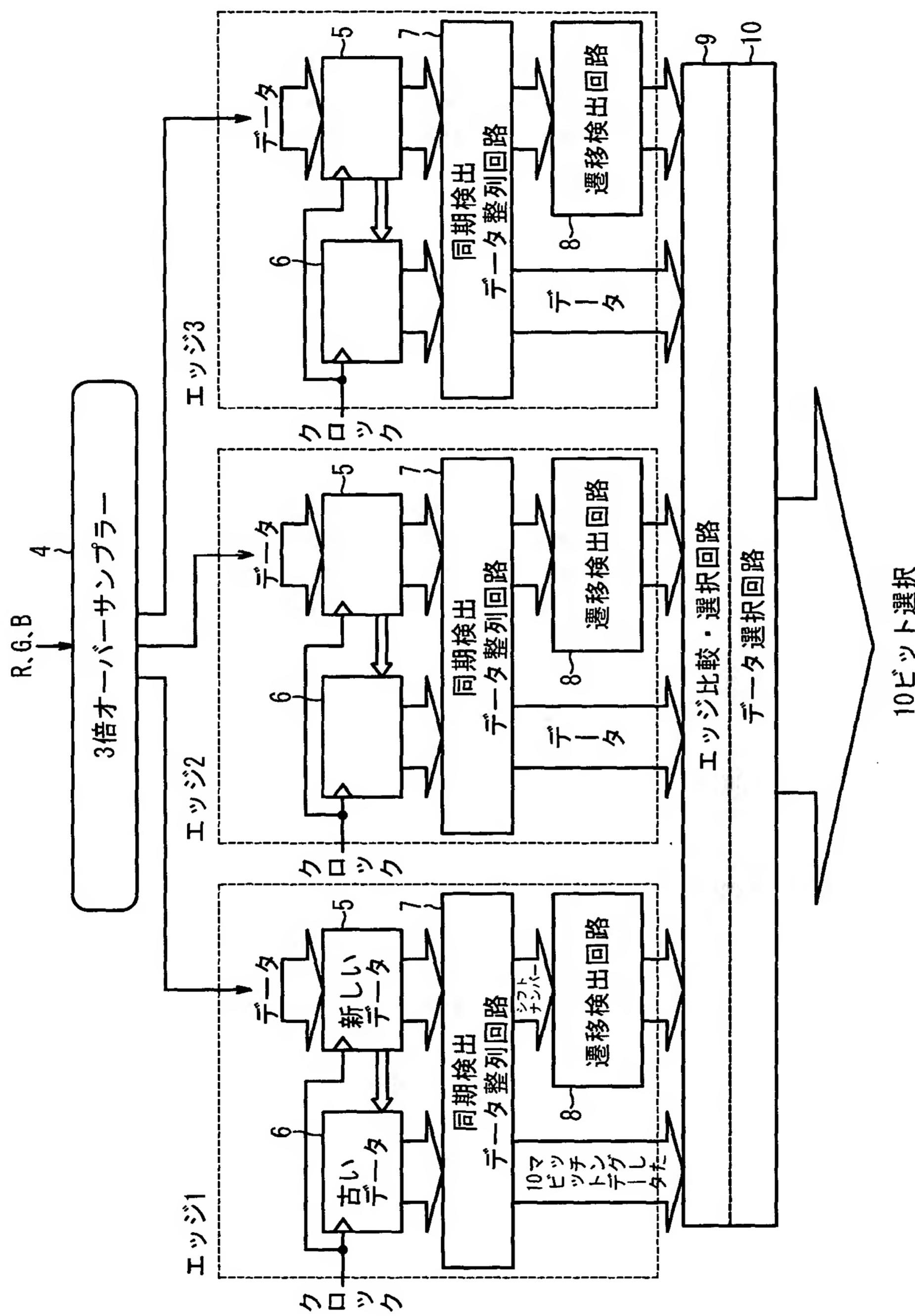
【図 1】



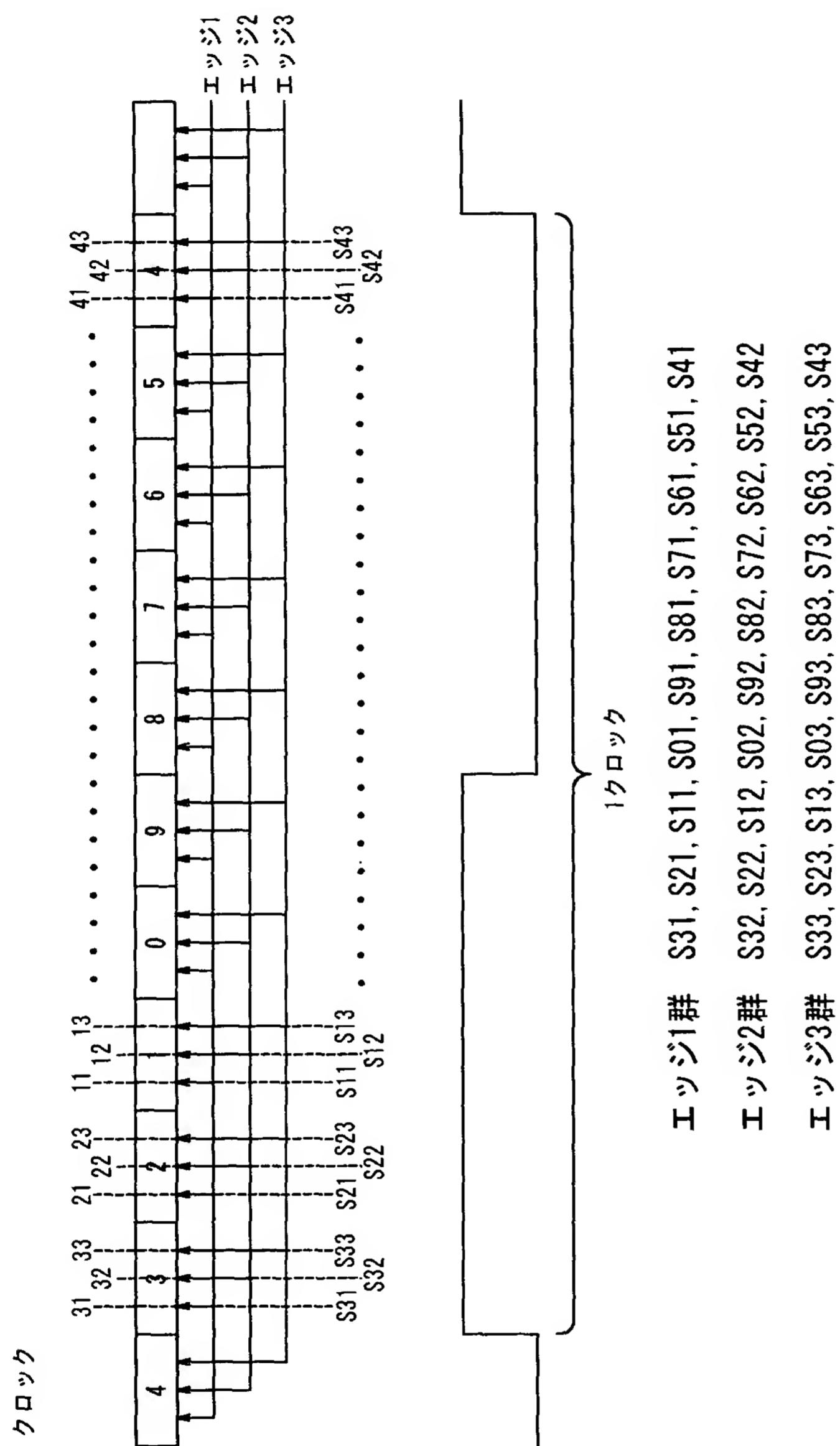
【図2】：



【図3】



【図4】

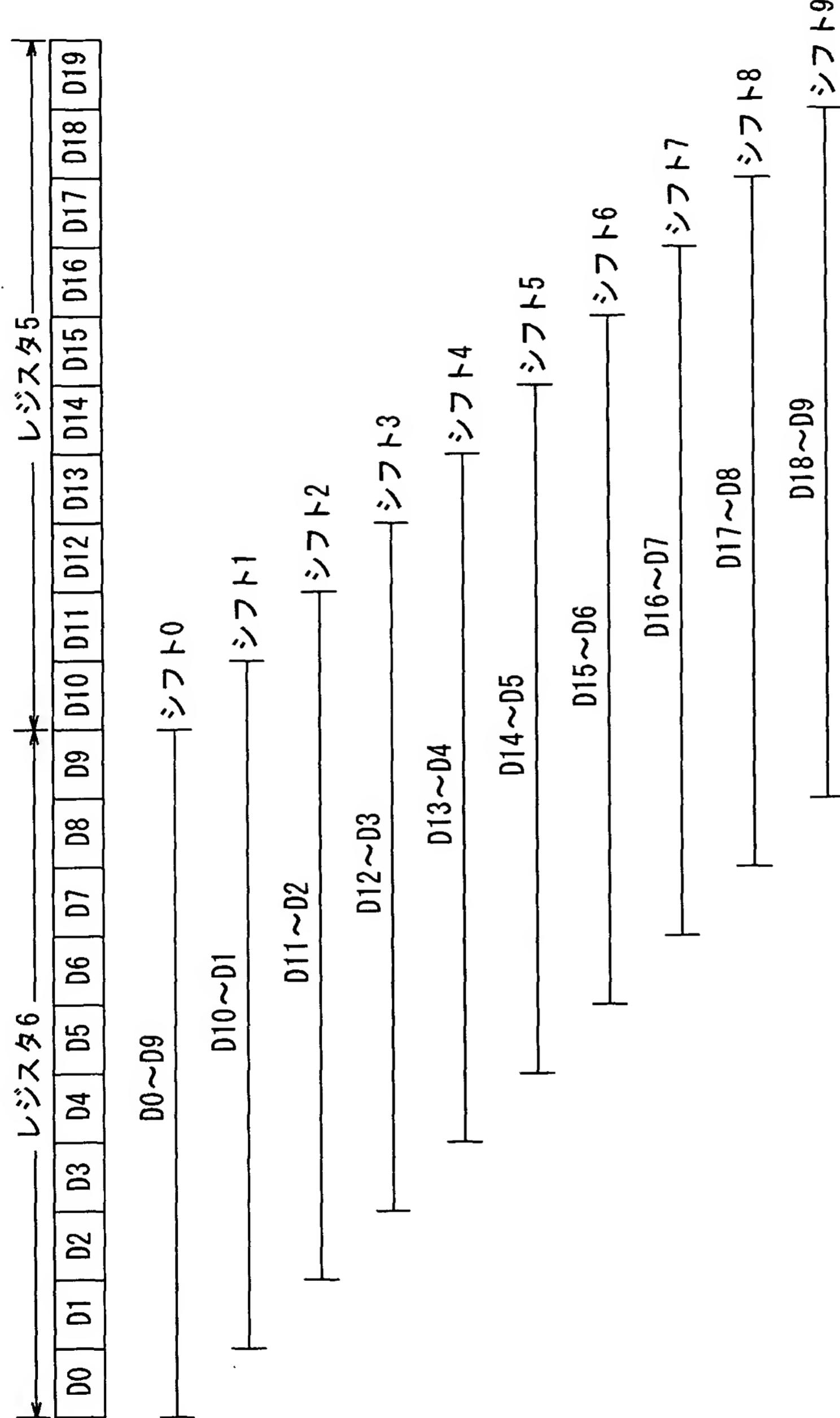


エッジ1群 S31, S21, S11, S01, S91, S81, S71, S61, S51, S41

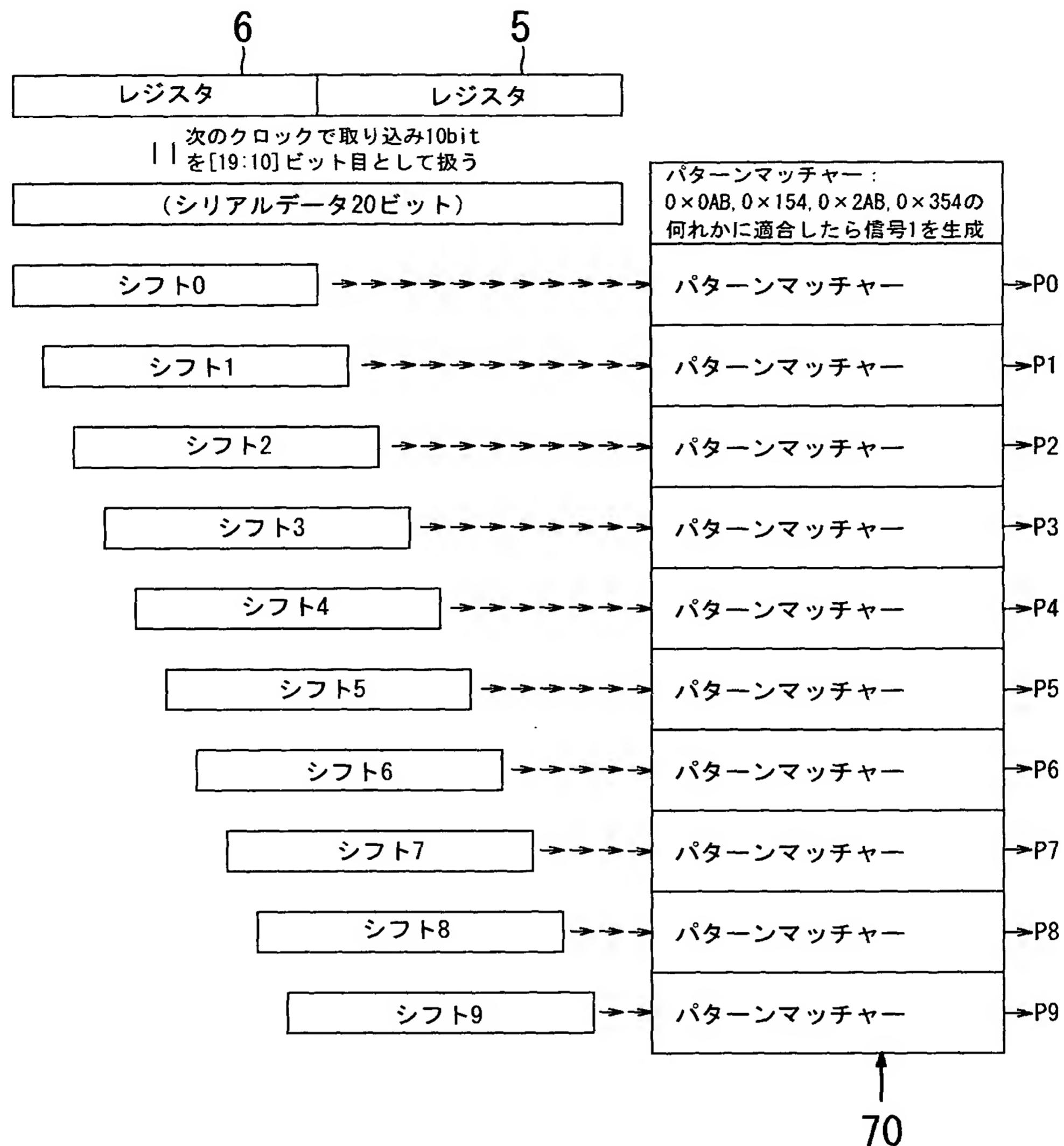
エッジ2群 S32, S22, S12, S02, S92, S82, S72, S62, S52, S42

エッジ3群 S33, S23, S13, S03, S93, S83, S73, S63, S53, S43

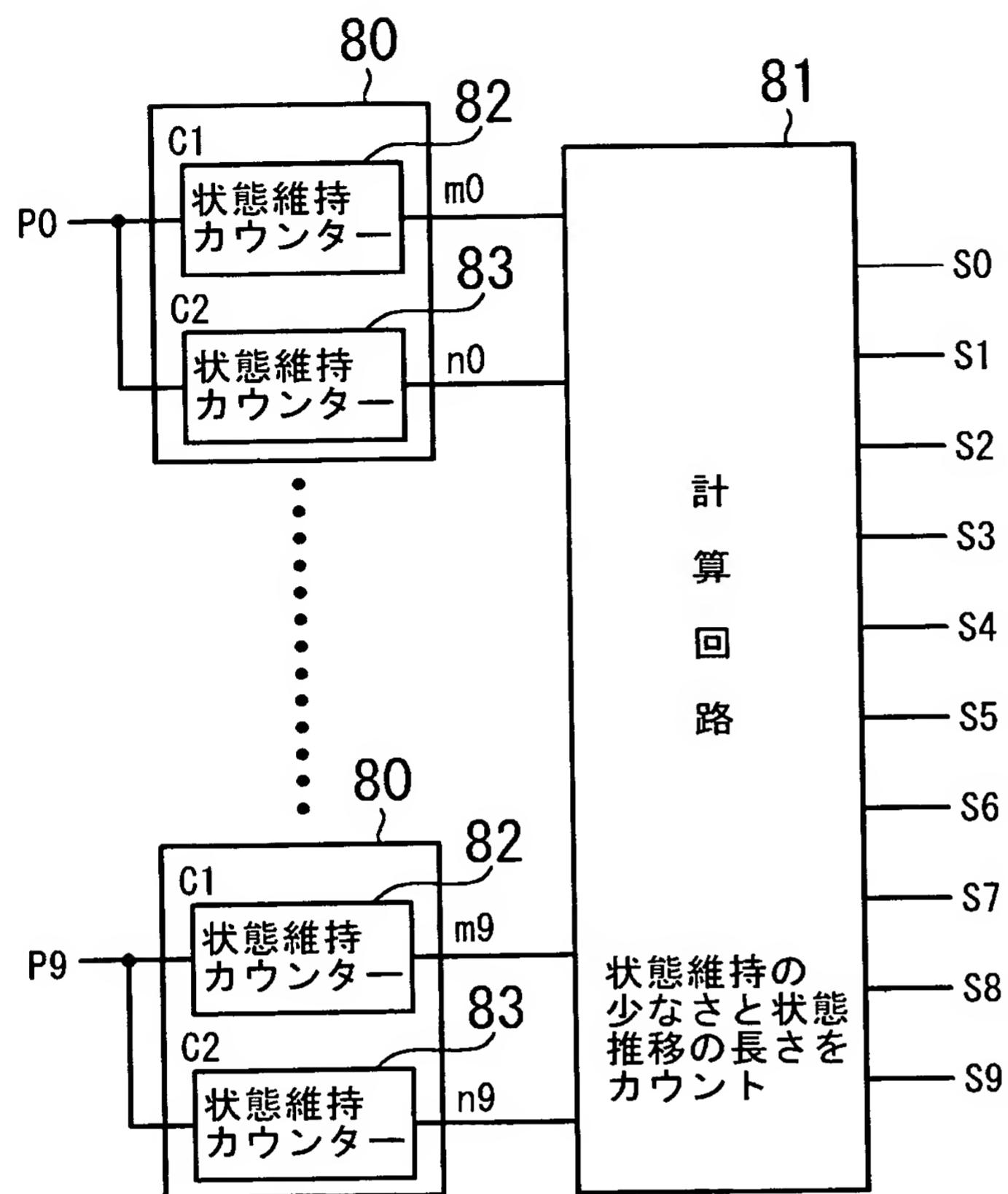
【図5】：



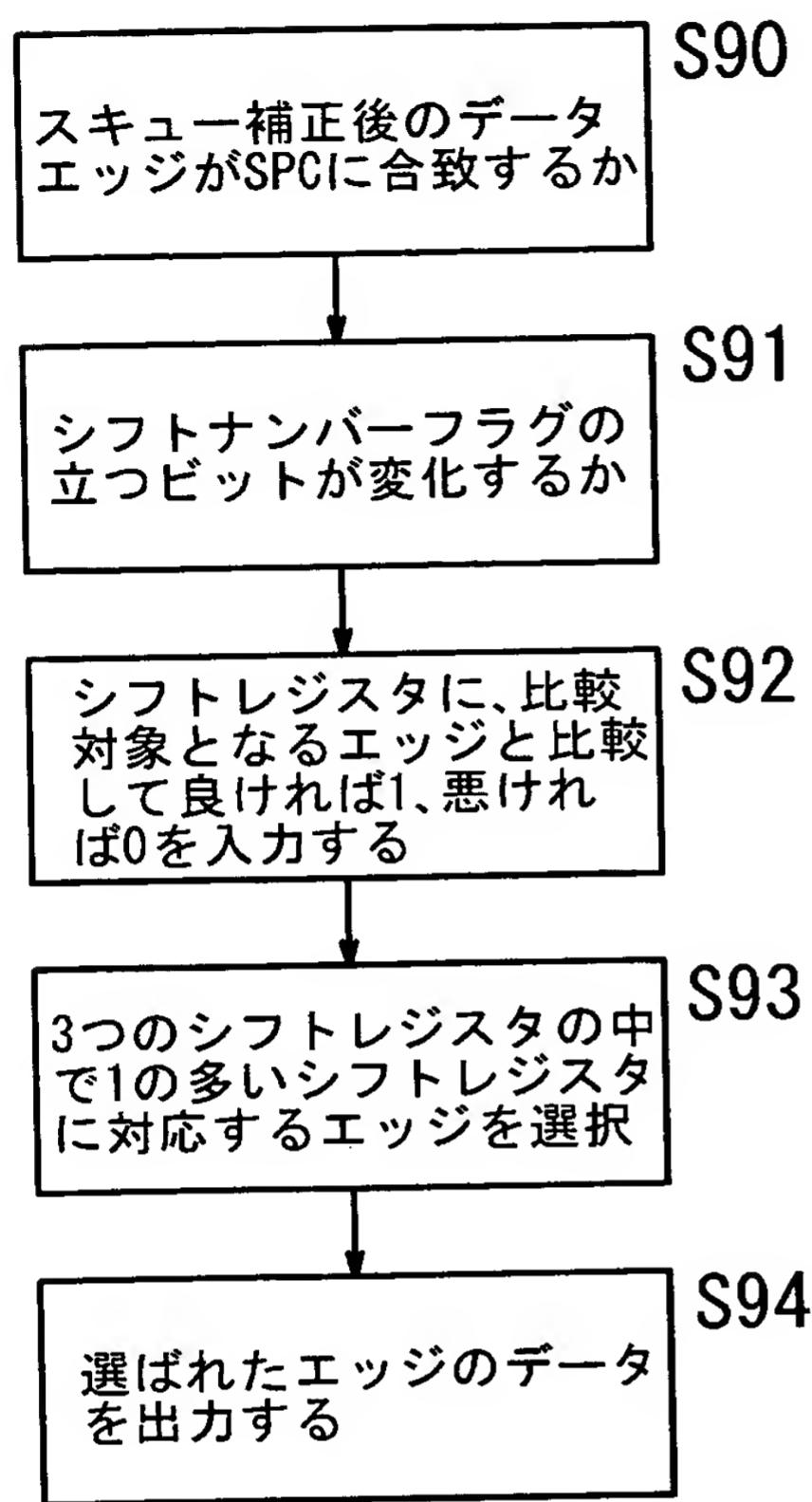
【圖 6】：



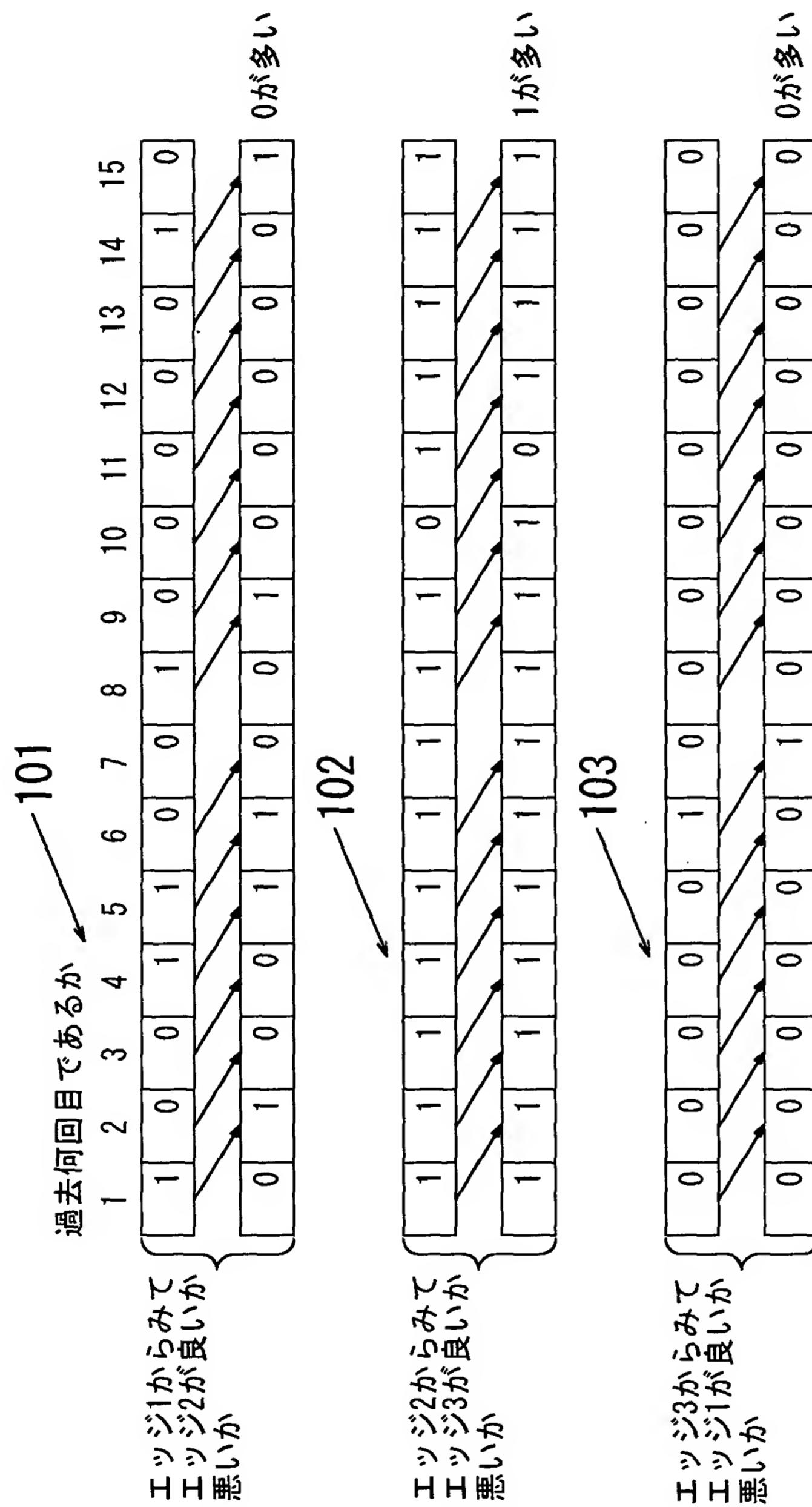
【図7】



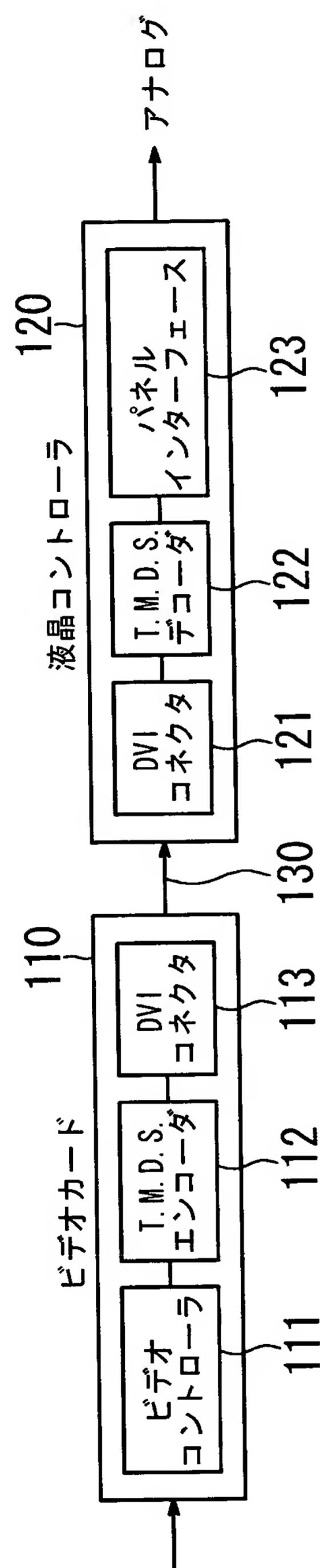
【図8】：



【図9】



【図10】：



【書類名】： 要約書

【要約】

【課題】 スキューとジッタを含んだ信号から正しい信号を取り出すために、オーバーサンプリングしたデータ列から最も安定したデータ列を選択する。

【解決手段】 シリアルデータ再生回路が受信したシリアルデータを2システムクロック分のデータを記憶する手段と、伝送に用いられるスペシャルキャラクタ信号と前記記憶された2システムクロック分のデータとを比較する手段と、スペシャルキャラクタ信号と一致するパターンのデータの一致位置（シフトナンバ）を決定する手段を備え、該手段による決定された一致位置の情報に基づいてデータをサンプリングすることによりスキューを補正するように構成する。また、受信されたシリアルデータを3倍オーバーサンプリングし、オーバーサンプリングされたデータを3つのエッジ群に分け、それぞれの群において、前記のプロセスによりスペシャルキャラクタと一致するシフトナンバーを検出し、シフトナンバーの変化の最も少ないエッジ群を選択し、該エッジ群により映像信号を再生することにより、スキュー・ジッター補正を行う。

【選択図】 図3

特願 2002-246224

出願人履歴情報

識別番号 [000116024]

1. 変更年月日 1990年 8月22日

[変更理由] 新規登録

住 所 京都府京都市右京区西院溝崎町21番地
氏 名 ローム株式会社